

ANWENDER - INFORMATION 01/86

Speichererweiterung / Segmentierung SPE2

Der MC 80.30 ist in der Auslieferungsvariante mit einer Speichererweiterungseinheit SPE2 ausgerüstet, die einen dynamischen RAM von 32 kByte und einen EPROM-Speicherbereich von 8 bzw. 16 kByte besitzt. Dabei liegt der RAM im Adreßbereich von 4000H bis BFFFH und der EPROM-Adreßbereich liegt von 2000H bis 3FFF.

Die SPE2 ist also für 1 kByte-EPROM's U555 programmiert.

Das Betriebssystem des MC 80.30 ermöglicht es, durch Nutzung der ZVE-PIO eine Speichererweiterung in Form einer Segmentierung mehrerer Speicherbaugruppen zu realisieren. Dazu ist es notwendig, die Koppelbussignale MEMDI 1 bzw. MEMDI 2 der einzelnen Speicherbaugruppen mit dem Koppelbus der ZVE entsprechend der gewünschten Segmentierung zu verbinden (siehe Tab. 1).

Es ist zu beachten, daß durch die Anfangsinitialisierung des Betriebssystems Segment 1 aktiviert ist. Die Umschaltung in andere Segmente hat entsprechend des Nutzerhandbuches zu erfolgen. Da eine Segmentierung nur im Adreßbereich von 4000H bis BFFFH möglich ist, müssen alle Speichersegmente innerhalb dieses Bereiches liegen.

Als mögliche Variante ergibt sich folgende Speicheraufteilung:

- | | | | | |
|------------|-----|-------|-------------------|-----------------|
| 1. Segment | RAM | 1.SPE | ZVE A11 mit 1.SPE | A21 (Koppelbus) |
| 2. Segment | RAM | 2.SPE | ZVE C11 mit 2.SPE | A21 (Koppelbus) |
| 3. Segment | ROM | 2.SPE | ZVE A10 mit 2.SPE | C21 (Koppelbus) |

Es besteht auch die Möglichkeit, andere Speicherbaugruppen (z.B. OPS oder PFS von Robotron) unter der Voraussetzung einzusetzen, wenn diese Baugruppen entsprechend vorprogrammiert sind (Anfangsadressen, segmentierbar über MEMDI 1 oder MEMDI 2).

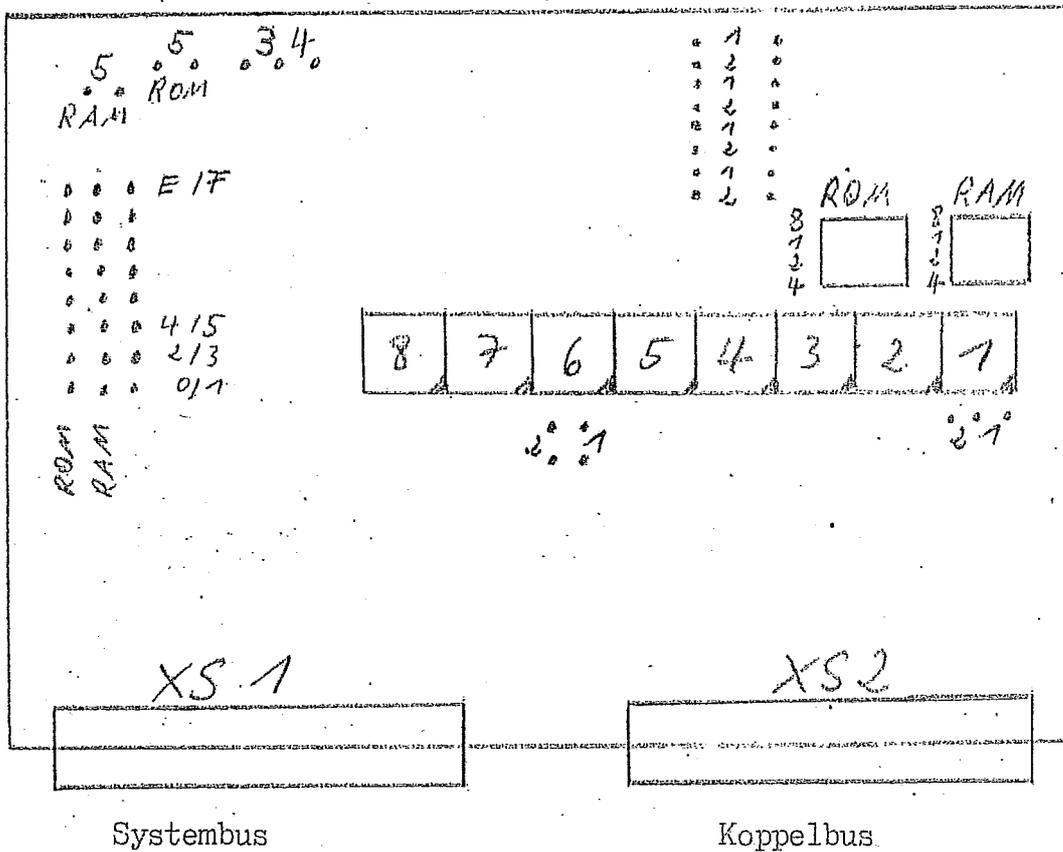
Über die Segmentierung der SPE2 durch OUT-Befehle entspr. Tab. 2 informieren Sie sich bitte in den Unterlagen zur SPE2 (Z.-Nr. 50300.3520), wie über unser Büro f. Neuerer, Koll. Erhardt, Tel. Gera 6224167, erhältlich sind.

1 Anlage!

Redakt.-schluß:

05/86

SPE 2



- 1 = EPROM U555 (I2708)
- 2 = EPROM U556 (I2716)
- 3 = Schreibsperre
- 4 = Zugriffssperre
- 5 = Anfangsinitialisierung

Segmentierung:

Segment	Koppelbus ZVE
1	A 11
2	C 11
3	A 10
4	C 10
5	C 10
6	C 10
7	C 10
8	C 8

<u>SPE2:</u>	
RAM	A21
ROM	C21
Sperre	ROM 0B0H
Sperre	RAM 0B2H
Frei	ROM 0B1H
Frei	RAM 0B3H

Tab. 1

Tab. 2

Freigabe/Sperre für Speicherbereiche

```

XXX: LD A, 040H ; Anfangsbereich 4000H
      OUT 0B3H ; Freigabe RAM
      ADD 004H ; nächster Bereich
      CMP 0C0H ; Ende für Speicherbereich
      JRN2 XXX+2 ; Schleife
      RET
  
```